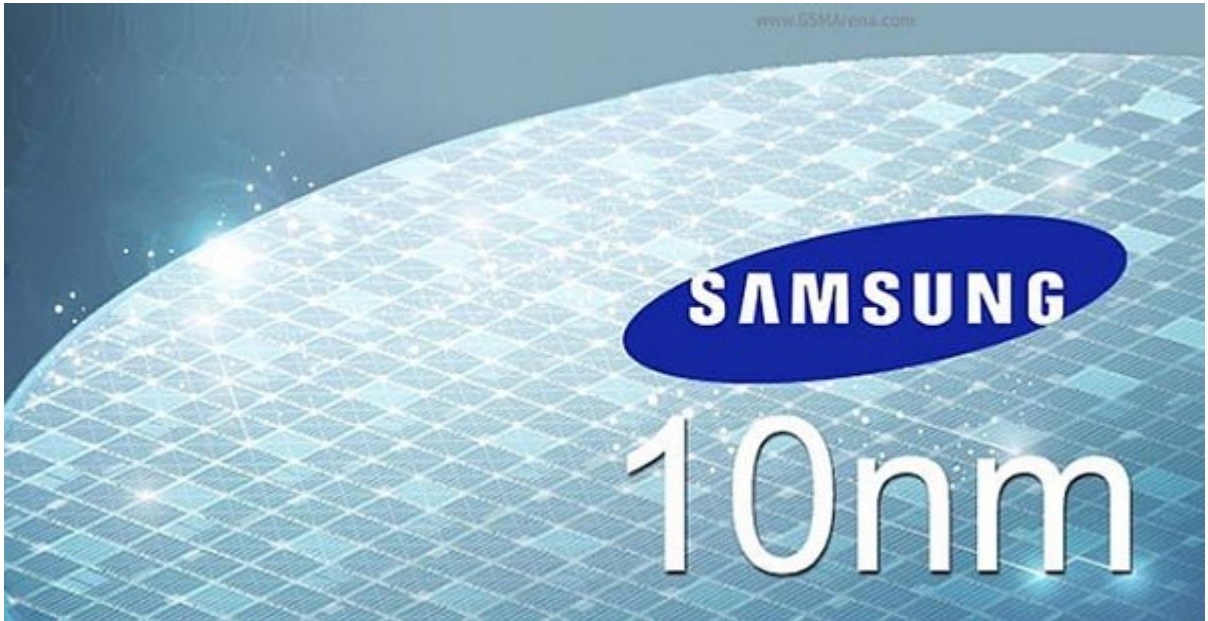


سامسونگ اعلام کرد که در حال توسعه تراشه های 10 نانومتری است. این تراشه ها با استفاده از فناوری Fan-out Panel Level Package (FoPLP) ساخته خواهند شد. این فناوری امکان ساخت تراشه های بزرگتر را فراهم می کند. سامسونگ همچنین اعلام کرد که در حال توسعه تراشه های 8 نانومتری است. این تراشه ها با استفاده از فناوری Fan-out Panel Level Package (FoPLP) ساخته خواهند شد. این فناوری امکان ساخت تراشه های بزرگتر را فراهم می کند. سامسونگ همچنین اعلام کرد که در حال توسعه تراشه های 8 نانومتری است. این تراشه ها با استفاده از فناوری Fan-out Panel Level Package (FoPLP) ساخته خواهند شد. این فناوری امکان ساخت تراشه های بزرگتر را فراهم می کند.

سامسونگ اعلام کرد که در حال توسعه تراشه های 10 نانومتری است. این تراشه ها با استفاده از فناوری Fan-out Panel Level Package (FoPLP) ساخته خواهند شد. این فناوری امکان ساخت تراشه های بزرگتر را فراهم می کند. سامسونگ همچنین اعلام کرد که در حال توسعه تراشه های 8 نانومتری است. این تراشه ها با استفاده از فناوری Fan-out Panel Level Package (FoPLP) ساخته خواهند شد. این فناوری امکان ساخت تراشه های بزرگتر را فراهم می کند. سامسونگ همچنین اعلام کرد که در حال توسعه تراشه های 8 نانومتری است. این تراشه ها با استفاده از فناوری Fan-out Panel Level Package (FoPLP) ساخته خواهند شد. این فناوری امکان ساخت تراشه های بزرگتر را فراهم می کند.



سامسونگ اعلام کرد که در حال توسعه تراشه های 10 نانومتری است. این تراشه ها با استفاده از فناوری Fan-out Panel Level Package (FoPLP) ساخته خواهند شد. این فناوری امکان ساخت تراشه های بزرگتر را فراهم می کند. سامسونگ همچنین اعلام کرد که در حال توسعه تراشه های 8 نانومتری است. این تراشه ها با استفاده از فناوری Fan-out Panel Level Package (FoPLP) ساخته خواهند شد. این فناوری امکان ساخت تراشه های بزرگتر را فراهم می کند. سامسونگ همچنین اعلام کرد که در حال توسعه تراشه های 8 نانومتری است. این تراشه ها با استفاده از فناوری Fan-out Panel Level Package (FoPLP) ساخته خواهند شد. این فناوری امکان ساخت تراشه های بزرگتر را فراهم می کند.

:سامسونگ
 سامسونگ
 :سامسونگ
 سامسونگ
 :سامسونگ
 سامسونگ
 :سامسونگ
 سامسونگ

- سامسونگ 10 نانومتری - سامسونگ - 8895 - 830 - سامسونگ